

李清祺 簡歷

現任：經濟部智慧財產局專利二組副組長

學歷：

1. 國立台灣科技大學 機械工程 博士(2006)
2. 國立台灣科技大學 機械工程 碩士(1998)



經歷：

1. 專利二組副組長(2018.1~)
2. 專利二組專利審查官兼科長(2008~2017)
3. 專利助理審查官、審查官(2003~2008)

授課經驗：

1. 智慧財產局專利審查官訓練班講師、在職訓、回流訓講師
2. 金融科技類-專利能量價值說明會講師

期刊著作：

1. 金融科技專利發展的概貌，顏俊仁、林彥廷、廖國智、李清祺，智慧財產月刊第232期(2018.4)
2. 金融科技專利關鍵技術研析，顏俊仁、林彥廷、廖國智、簡大翔、郭彥鋒、李清祺，智慧財產月刊第232期(2018.4)
3. 金融科技專利現況分析，蔡茜琦、顏俊仁、李清祺，金總服務19(2016.7)
4. 電腦軟體發明專利制度探討 —我國與歐洲制度發展的演進，李清祺、馮聖原，智慧財產月刊第201期(2015.9)
5. 電腦軟體相關發明之可專利標的及明確且充分揭露之記載原則，李京叡、謝進忠、顏俊仁、李清祺，智慧財產月刊 第172期(2013.4)
6. 淺談引用記載形式請求項之審查概況，李清祺、黃鉅原，智慧財產月刊第113期(2008.3)